

EHシリーズ命令サポート比較表

[基本命令・シーケンス命令]

No.	命令記号	命令名	EH-CPU104A	EH-CPU208A	EH-CPU316A	EH-CPU516	EH-CPU548
1	LD	論理演算開始	○	○	○	○	○
2	LDI	論理否定演算開始	○	○	○	○	○
3	AND	論理積	○	○	○	○	○
4	ANI	論理積否定	○	○	○	○	○
5	OR	論理和	○	○	○	○	○
6	ORI	論理和否定	○	○	○	○	○
7	NOT	論理否定	○	○	○	○	○
8	AND DIF	立ち上がりエッジ検出	○	○	○	○	○
9	OR DIF	立ち上がりエッジ検出	○	○	○	○	○
10	AND DFN	立ち下がりエッジ検出	○	○	○	○	○
11	OR DFN	立ち下がりエッジ検出	○	○	○	○	○
12	OUT	I/O 出力	○	○	○	○	○
13	SET	I/O セット	○	○	○	○	○
14	RES	I/O リセット	○	○	○	○	○
15	MCS	マスターコントロール開始	○	○	○	○	○
16	MCR	マスターコントロール解除	○	○	○	○	○
17	MPS	演算結果プッシュ	○	○	○	○	○
18	MRD	演算結果の読み出し	○	○	○	○	○
19	MPP	演算結果プル	○	○	○	○	○
20	ANB	論理ブロックの直列接続	○	○	○	○	○
21	ORB	論理ブロックの並列接続	○	○	○	○	○
22	[]	処理ボックス開始、終了	○	○	○	○	○
23	()	比較ボックス開始、終了	○	○	○	○	○

○ : サポート × : 未サポート

[基本命令・タイマ / カウンタ]

No.	命令記号	命令名	EH-CPU104A	EH-CPU208A	EH-CPU316A	EH-CPU516	EH-CPU548
1	OUT TD	オンディレイタイマ	○	○	○	○	○
2	OUT TM	拡張オンディレイタイマ	×	×	×	○	○
3	OUT SS	シングルショット	○	○	○	○	○
4	OUT MS	モノステーブルタイマ	○	○	○	○	○
5	OUT TMR	積算タイマ	○	○	○	○	○
6	OUT WDT	ウォッチドッグタイマ	○	○	○	○	○
7	OUT CU	カウンタ	○	○	○	○	○
8	OUT RCU	リングカウンタ	○	○	○	○	○
9	OUT CTU	アップダウンカウンタアップ	○	○	○	○	○
10	OUT CTD	アップダウンカウンタダウン	○	○	○	○	○
11	OUT CL	カウンタクリア	○	○	○	○	○

○ : サポート × : 未サポート

[基本命令・比較ボックス]

No.	命令記号	命令名	EH-CPU104A	EH-CPU208A	EH-CPU316A	EH-CPU516	EH-CPU548
1	LD(s1 == s2)	= 比較ボックス	○	○	○	○	○
2	AND(s1 == s2)	= 比較ボックス	○	○	○	○	○
3	OR(s1 == s2)	= 比較ボックス	○	○	○	○	○
4	LD(s1 S== s2)	符号付き = 比較ボックス	○	○	○	○	○
5	AND(s1 S== s2)	符号付き = 比較ボックス	○	○	○	○	○
6	OR(s1 S== s2)	符号付き = 比較ボックス	○	○	○	○	○
7	LD(s1 < > s2)	< > 比較ボックス	○	○	○	○	○
8	AND(s1 < > s2)	< > 比較ボックス	○	○	○	○	○
9	OR(s1 < > s2)	< > 比較ボックス	○	○	○	○	○
10	LD(s1 S< > s2)	符号付き < > 比較ボックス	○	○	○	○	○
11	AND(s1 S< > s2)	符号付き < > 比較ボックス	○	○	○	○	○
12	OR(s1 S< > s2)	符号付き < > 比較ボックス	○	○	○	○	○
13	LD(s1 < s2)	< 比較ボックス	○	○	○	○	○
14	AND(s1 < s2)	< 比較ボックス	○	○	○	○	○
15	OR(s1 < s2)	< 比較ボックス	○	○	○	○	○
16	LD(s1 S< s2)	符号付き < 比較ボックス	○	○	○	○	○
17	AND(s1 S< s2)	符号付き < 比較ボックス	○	○	○	○	○
18	OR(s1 S< s2)	符号付き < 比較ボックス	○	○	○	○	○
19	LD(s1 < = s2)	< = 比較ボックス	○	○	○	○	○
20	AND(s1 < = s2)	< = 比較ボックス	○	○	○	○	○
21	OR(s1 < = s2)	< = 比較ボックス	○	○	○	○	○
22	LD(s1 S< = s2)	符号付き < = 比較ボックス	○	○	○	○	○
23	AND(s1 S< = s2)	符号付き < = 比較ボックス	○	○	○	○	○
24	OR(s1 S< = s2)	符号付き < = 比較ボックス	○	○	○	○	○

○ : サポート × : 未サポート

[算術命令]

No.	命令記号	命令名	EH-CPU104A	EH-CPU208A	EH-CPU316A	EH-CPU516	EH-CPU548
1	d = s	代入式	○	○	○	○	○
2	d = s1 + s2	バイナリ加算	○	○	○	○	○
3	d = s1 B + s2	BCD 加算	○	○	○	○	○
4	d = s1 - s2	バイナリ減算	○	○	○	○	○
5	d = s1 B - s2	BCD 減算	○	○	○	○	○
6	d = s1 × s2	バイナリ乗算	○	○	○	○	○
7	d = s1 B × s2	BCD 乗算	○	○	○	○	○
8	d = s1 S × s2	符号付きバイナリ乗算	○	○	○	○	○
9	d = s1 / s2	バイナリ除算	○	○	○	○	○
10	d = s1 B / s2	BCD 除算	○	○	○	○	○
11	d = s1 S / s2	符号付きバイナリ除算	○	○	○	○	○
12	d = s1 OR s2	論理和	○	○	○	○	○
13	d = s1 AND s2	論理積	○	○	○	○	○
14	d = s1 XOR s2	排他的論理和	○	○	○	○	○
15	d = s1 == s2	= 比較式	○	○	○	○	○
16	d = s1 S == s2	符号付き = 比較式	○	○	○	○	○
17	d = s1 < > s2	≠ 比較式	○	○	○	○	○
18	d = s1 S < > s2	符号付き ≠ 比較式	○	○	○	○	○
19	d = s1 < s2	< 比較式	○	○	○	○	○
20	d = s1 S < s2	符号付き < 比較式	○	○	○	○	○
21	d = s1 < = s2	比較式	○	○	○	○	○
22	d = s1 S < = s2	符号付き 比較式	○	○	○	○	○

○ : サポート × : 未サポート

[応用命令] (1 / 2)

No.	命令記号	命令名	EH-CPU104A	EH-CPU208A	EH-CPU316A	EH-CPU516	EH-CPU548
1	BSET (d, n)	ビットセット	○	○	○	○	○
2	BRES (d, n)	ビットリセット	○	○	○	○	○
3	BTS (d, n)	ビットテスト	○	○	○	○	○
4	SHR (d, n)	シフトライト	○	○	○	○	○
5	SHL (d, n)	シフトレフト	○	○	○	○	○
6	ROR (d, n)	ローテイトライト	○	○	○	○	○
7	ROL (d, n)	ローテイトレフト	○	○	○	○	○
8	LSR (d, n)	論理シフトライト	○	○	○	○	○
9	LSL (d, n)	論理シフトレフト	○	○	○	○	○
10	BSR (d, n)	BCD シフトライト	○	○	○	○	○
11	BSL (d, n)	BCD シフトレフト	○	○	○	○	○
12	WSHR (d, n)	一括シフトライト	○	○	○	○	○
13	WSHL (d, n)	一括シフトレフト	○	○	○	○	○
14	WBSR (d, n)	一括 BCD シフトライト	○	○	○	○	○
15	WBSL (d, n)	一括 BCD シフトレフト	○	○	○	○	○
16	MOV (d, s, n)	ブロック転送	○	○	○	○	○
17	COPY (d, s, n)	コピー	○	○	○	○	○

○ : サポート × : 未サポート

[応用命令] (2 / 2)

No.	命令記号	命令名	EH-CPU104A	EH-CPU208A	EH-CPU316A	EH-CPU516	EH-CPU548
18	XCG (d, d2, n)	ブロック交換	○	○	○	○	○
19	NOT (d)	反転	○	○	○	○	○
20	NEG (d)	2 の補数	○	○	○	○	○
21	ABS (d, s)	絶対値	○	○	○	○	○
22	SGET (d, s)	符号の付加	○	○	○	○	○
23	EXT (d, s)	符号の拡張	○	○	○	○	○
24	BCD (d, s)	バイナリ→BCD 変換	○	○	○	○	○
25	BIN (d, s)	BCD→バイナリ変換	○	○	○	○	○
26	DECO (d, s, n)	デコード	○	○	○	○	○
27	ENCO (d, s, n)	エンコード	○	○	○	○	○
28	SEG (d, s)	7 セグメントデコード	○	○	○	○	○
29	SQR (d, s)	平方根	○	○	○	○	○
30	BCU (d, s)	ビットカウント	○	○	○	○	○
31	SWAP (d)	交換	○	○	○	○	○
32	FIFIT (P, n)	FIFO のイニシャル	○	○	○	○	○
33	FIFWR (P, s)	FIFO の書込み	○	○	○	○	○
34	FIFRD (P, d)	FIFO の読出し	○	○	○	○	○
35	UNIT (d, s, n)	結合	○	○	○	○	○
36	DIST (d, s, n)	分離	○	○	○	○	○
37	ADRIO (d, s)	I/O アドレス変換	○	○	○	○	○

○ : サポート × : 未サポート

[制御命令]

No.	命令記号	命令名	EH-CPU104A	EH-CPU208A	EH-CPU316A	EH-CPU516	EH-CPU548
1	END	通常スキャン終了	○	○	○	○	○
2	CEND (s)	スキャンの条件終了	○	○	○	○	○
3	JMP n	無条件ジャンプ	○	○	○	○	○
4	CJMP n (s)	条件ジャンプ	○	○	○	○	○
5	RSRV n	リザーブ	×	×	×	×	×
6	FREE	リザーブの解除	×	×	×	×	×
7	LBL n	ラベル	○	○	○	○	○
8	FOR n (s)	FOR	○	○	○	○	○
9	NEXT n	NEXT	○	○	○	○	○
10	CAL n	サブルーチン呼び出し	○	○	○	○	○
11	SB n	サブルーチン開始	○	○	○	○	○
12	RTS	サブルーチン終了	○	○	○	○	○
13	START n	BASIC タスク起動	×	×	×	×	×
14	INT n	割込スキャン開始	○	○	○	○	○
15	RTI	割込スキャン終了	○	○	○	○	○

○ : サポート × : 未サポート

[転送命令]

No.	命令記号	命令名	EH-CPU104A	EH-CPU208A	EH-CPU316A	EH-CPU516	EH-CPU548
1	TRNS 0 (d, s, t)	汎用ポート送信命令	○	○	○	○	○
2	RECV 0 (d, s, t)	汎用ポート受信命令	○	○	○	○	○
3	TRNS 1 (d, s, t)	SIO, CLOCK 用データ送受信命令	×	×	×	×	×
4	QTRNS1 (d, s, t)	SIO、CLOCK 用 高速データ送受信命令	×	×	×	×	×
5	TRNS 2 (d, s, t)	ASCII 用データ送受信命令	×	×	×	×	×
6	QTRNS2 (d, s, t)	ASCII 用高速データ送受信命令	×	×	×	×	×
7	TRNS 3 (d, s, t)	POSIT-H 用データ送信命令	×	×	×	×	×
8	QTRNS3 (d, s, t)	POSIT-H 用高速データ送信命令	×	×	×	×	×
9	RECV 3 (d, s, t)	POSIT-H 用データ受信命令	×	×	×	×	×
10	TRNS 4 (d, s, t)	POSIT-2H、POSITA2H 用 データ送受信命令	×	×	×	×	×
11	QTRNS 4 (d, s, t)	POSIT-2H、A2H 用 高速データ送受信命令	×	×	×	×	×
12	TRNS 5 (d, s, t)	XCU-001H 用データ送受信命令	×	×	×	×	×
13	TRNS 6 (d, s, t)	XCU-232H 用データ送受信命令	×	×	×	×	×
14	TRNS 7 (d, s, t)	ID リード用送信命令	○	○	○	○	○
15	RECV 7 (d, s, t)	ID リード用受信命令	○	○	○	○	○
16	TRNS 8 (d, s, t)	電話通信命令	×	○	○	○	○
17	TRNS 9 (d, s, t)	EH-SIO 用データ送受信命令	×	×	×	○	○

○ : サポート × : 未サポート

[FUN 命令] (1 / 4)

No.	命令記号	命令名	EH-CPU104A	EH-CPU208A	EH-CPU316A	EH-CPU516	EH-CPU548
1	FUN 0 (s) (PIDIT (s))	PID 演算初期化	×	×	○	○	○
2	FUN 1 (s) (PIDOP (s))	PID 演算実行管理	×	×	○	○	○
3	FUN 2 (s) (PIDCL (s))	PID 演算実行	×	×	○	○	○
4	FUN 4 (s) (IFR (s))	工程歩進	○	○	○	○	○
5	FUN 10 (s) (SIN (s))	三角関数 SIN の計算	○	○	○	○	○
6	FUN 11 (s) (COS (s))	三角関数 COS の計算	○	○	○	○	○
7	FUN 12 (s) (TAN (s))	三角関数 TAN の計算	○	○	○	○	○
8	FUN 13 (s) (ASIN (s))	三角関数 ARC SIN の計算	○	○	○	○	○
9	FUN 14 (s) (ACOS (s))	三角関数 ARC COS の計算	○	○	○	○	○
10	FUN 15 (s) (ATAN (s))	三角関数 ARC TAN の計算	○	○	○	○	○
11	FUN 20 (s) (DSRCH (s))	データサーチ	×	×	×	○	○
12	FUN 21 (s) (TSRCH (s))	テーブルサーチ	×	×	×	○	○
13	FUN 22 (s)	チェックコード生成	×	×	×	○	○
14	FUN 23 (s)	チェックコード照合	×	×	×	○	○
15	FUN 30 (s) (BINDA (s))	バイナリ → 10 進 ASCII 変換 (16bit)	○	○	○	○	○
16	FUN 31 (s) (DBINDA (s))	バイナリ → 10 進 ASCII 変換 (32bit)	○	○	○	○	○
17	FUN 32 (s) (BINHA (s))	バイナリ → 16 進 ASCII 変換 (16bit)	○	○	○	○	○
18	FUN 33 (s) (DBINHA (s))	バイナリ → 16 進 ASCII 変換 (32bit)	○	○	○	○	○
19	FUN 34 (s) (BCDDA (s))	BCD → 10 進 ASCII 変換(16bit)	○	○	○	○	○
20	FUN 35 (s) (DBCDDA (s))	BCD → 10 進 ASCII 変換(32bit)	○	○	○	○	○
21	FUN 36 (s) (DABIN (s))	5 桁符号なし 10 進 ASCII → バイナリ変換	○	○	○	○	○
22	FUN 37 (s) (DDABIN (s))	10 桁符号付 10 進 ASCII → バイナリ変換	○	○	○	○	○
23	FUN 38 (s) (HABIN (s))	4 桁 16 進 ASCII → バイナリ 変換	○	○	○	○	○
24	FUN 39 (s) (DHABIN (s))	8 桁 16 進 ASCII → バイナリ 変換	○	○	○	○	○
25	FUN 40 (s) (DABCD (s))	4 桁 10 進 ASCII → BCD 変換	○	○	○	○	○

○ : サポート × : 未サポート

[FUN 命令] (2 / 4)

No.	命令記号	命令名	EH-CPU104A	EH-CPU208A	EH-CPU316A	EH-CPU516	EH-CPU548
26	FUN 41 (s) (DDABCD (s))	8 桁 10 進 ASCII → BCD 変換	○	○	○	○	○
27	FUN 42 (s) (ASC (s))	16 進バイナリ → ASCII 変換 (桁指定)	○	○	○	○	○
28	FUN 43 (s) (HEX (s))	16 進 ASCII → バイナリ変換 (桁指定)	○	○	○	○	○
29	FUN 44 (s) (ASDD (s))	文字列結合	○	○	○	○	○
30	FUN 45 (s) (SCMP (s))	文字列比較	○	○	○	○	○
31	FUN 46 (s) (WTOB (s))	ワード → バイト変換	○	○	○	○	○
32	FUN 47 (s) (WTOW (s))	バイト → ワード変換	○	○	○	○	○
33	FUN 48 (s) (BSHR (s))	バイト単位右シフト	○	○	○	○	○
34	FUN 49 (s) (BSHL (s))	バイト単位左シフト	○	○	○	○	○
35	FUN 50 (s) (TRSET (s))	サンプリングトレースセット	×	×	×	×	×
36	FUN 51 (s) (TRACE (s))	サンプリングトレース実行	×	×	×	×	×
37	FUN 52 (s) (TRRES (s))	サンプリングトレースリセット	×	×	×	×	×
38	FUN 60 (s) (BSQR (s))	バイナリ平方根	○	○	○	○	○
39	FUN 61 (s) (PGEN (s))	ダイナミックスキャンパルス	○	○	○	○	○
40	FUN 70 (s)	高速カウンタモード設定	×	×	×	×	×
41	FUN 71 (s)	高速カウンタ経過値リード	×	×	×	×	×
42	FUN 72 (s)	高速カウンタ経過値ライト	×	×	×	×	×
43	FUN 73 (s)	高速カウンタ設定値リード	×	×	×	×	×
44	FUN 74 (s)	高速カウンタ設定値ライト	×	×	×	×	×
45	FUN 80 (s) (ALREF (s))	I/O リフレッシュ (全点)	○	○	○	○	○
46	FUN 81 (s) (IORREF (s))	I/O リフレッシュ (入力 / 出力指定)	○	○	○	○	○
47	FUN 82 (s) (SLREL (s))	I/O リフレッシュ (任意スロット)	○	○	○	○	○
48	FUN 90 (s) (ETDIT (s))	拡張タイマ初期設定	×	×	×	×	×
49	FUN 91 (s) (ETD (s))	拡張タイマ実行	×	×	×	×	×
50	FUN 97 (s) (WNRED (s))	拡張リンクエリアリード	×	×	×	×	×
51	FUN 98 (s) (WNWRT (s))	拡張リンクエリアライト	×	×	×	×	×

○ : サポート × : 未サポート

[FUN 命令] (3 / 4)

No.	命令記号	命令名	EH-CPU104A	EH-CPU208A	EH-CPU316A	EH-CPU516	EH-CPU548
52	FUN 100 (s) (INT (s))	浮動小数点演算 (実数→整数(ワード)変換)	×	×	○	○	○
53	FUN 101 (s) (INTD (s))	浮動小数点演算 (実数→整数(ダブルワード)変換)	×	×	○	○	○
54	FUN 102 (s) (FLOAT (s))	浮動小数点演算 (整数(ワード)→実数変換)	×	×	○	○	○
55	FUN 103 (s) (FLOATD (s))	浮動小数点演算 (整数(ダブルワード)→実数変換)	×	×	○	○	○
56	FUN 104 (s) (FADD (s))	浮動小数点演算(加算)	×	×	○	○	○
57	FUN 105 (s) (FSUB (s))	浮動小数点演算(減算)	×	×	○	○	○
58	FUN 106 (s) (FMUL (s))	浮動小数点演算(乗算)	×	×	○	○	○
59	FUN 107 (s) (FDIV (s))	浮動小数点演算(除算)	×	×	○	○	○
60	FUN 108 (s) (FRAD (s))	浮動小数点演算 (角度 → ラジアン変換)	×	×	○	○	○
61	FUN 109 (s) (FDEG (s))	浮動小数点演算 (ラジアン → 角度変換)	×	×	○	○	○
62	FUN 110 (s) (FSIN (s))	浮動小数点演算(SIN)	×	×	○	○	○
63	FUN 111 (s) (FCOS (s))	浮動小数点演算(COS)	×	×	○	○	○
64	FUN 112 (s) (FTAN (s))	浮動小数点演算(TAN)	×	×	○	○	○
65	FUN 113 (s) (FASIN (s))	浮動小数点演算(ARC SIN)	×	×	○	○	○
66	FUN 114 (s) (FACOS (s))	浮動小数点演算(ARC COS)	×	×	○	○	○
67	FUN 115 (s) (FATAN (s))	浮動小数点演算(ARC TAN)	×	×	○	○	○
68	FUN 116 (s) (FSQR (s))	浮動小数点演算(平方根)	×	×	○	○	○
69	FUN 117 (s) (FEXP (s))	浮動小数点演算(指数)	×	×	○	○	○
70	FUN 118 (s) (FLOG (s))	浮動小数点演算(自然対数)	×	×	○	○	○
71	FUN 120 (s) (INDXD (s))	インデックス設定(引数 d)	○	○	○	○	○
72	FUN 121 (s) (INDXS (s))	インデックス設定(引数 s)	○	○	○	○	○
73	FUN 122 (s) (INDXC (s))	インデックス解除	○	○	○	○	○
74	FUN 123 (s) (INC (s))	インクリメント(INC)	○	○	○	○	○
75	FUN 124 (s) (INCD (s))	ダブルワードインクリメント (DINC)	○	○	○	○	○
76	FUN 125 (s) (DEC (s))	デクリメント(DEC)	○	○	○	○	○

○ : サポート × : 未サポート

[FUN 命令] (4 / 4)

No.	命令記号	命令名	EH-CPU104A	EH-CPU208A	EH-CPU316A	EH-CPU516	EH-CPU548
77	FUN 126 (s) (DECD (s))	ダブルワードデクリメント (DECD)	○	○	○	○	○
78	FUN 127 (s) (BITTOW (s))	ビットデータをワードデータ に展開	○	○	○	○	○
79	FUN 128 (s) (WTOBIT (s))	ワードデータをビットデータ に展開	○	○	○	○	○
80	FUN 133 (s) (FIBMOV (s))	ファイルメモリブロック転送	×	×	×	×	×
81	FUN 134 (s) (FIBCHG (s))	ファイルメモリブロック交換	×	×	×	×	×
82	FUN 135 (s) (FIWRED (s))	ファイルメモリワード単位 読出し	×	×	×	×	×
83	FUN 136 (s) (FIWWRT (s))	ファイルメモリワード単位 書込み	×	×	×	×	×
84	FUN 160 (s)	FL-net ユーザメッセージ実行	×	×	×	○	○
85	FUN 161 (s)	FL-net ユーザメッセージ初期設定	×	×	×	○	○
86	FUN 162 (s)	Explicit メッセージ実行	×	×	×	○	○
87	FUN 163 (s)	Explicit メッセージ初期設定	×	×	×	○	○
88	FUN 190 (s)	インバータ制御命令	×	×	×	○	○
89	FUN 200 (s) (XYR/W (s))	XY エリア読み書き命令	×	×	○	○	○
90	FUN 201 (s) (SCR/W (s))	ステータス・コントロールエリ ア読み書き命令	×	×	○	○	○
91	FUN 210 (s) (LOGIT (s))	データロギングの初期設定	×	×	○	○	○
92	FUN 211 (s) (LOGWRT (s))	ロギングデータの書込み	×	×	○	○	○
93	FUN 212 (s) (LOGCLR (s))	ロギングデータのクリア	×	×	○	○	○
94	FUN 213 (s) (LOGRED (s))	ロギングデータの読出し	×	×	○	○	○
95	FUN 254 (s) (BOXC (s))	BOX コメント	○	○	○	○	○
96	FUN 255 (s) (MEMC (s))	メモコメント	○	○	○	○	○

○ : サポート × : 未サポート

EHシリーズ機能比較表

機種	形式		EH-CPU104A	EH-CPU208A	EH-CPU316A	EH-CPU516	EH-CPU548	
制御仕様	CPU		32 ビット RISC プロセッサ					
	処理方式		ストアードプログラムサイクリック方式					
	処理速度	基本命令	1.0 μs / 命令			0.1 μs / 命令		
		応用命令	数 10μs / 命令					
	ユーザプログラムメモリ		3.5 k ステップ	7.6 k ステップ	15.7 k ステップ	15.7 k ステップ	48.5 k ステップ	
入出力処理仕様	外部入出力	入出力処理方式		リフレッシュ処理				
		64 点モジュール使用時		最大 512 点	最大 1,024 点		最大 2,112 点	最大 3,520 点
		増設可能段数		不可	1	1	2	4
	内部出力	ビット		1,984 点 (R0 ~ R7BF)				
		ワード		4,096 ワード (WR0 ~ WRFFF)	8,192 ワード (WR0 ~ WR1FFF)	17,408 ワード (WR0 ~ WR43FF)	22,528 ワード (WR0 ~ WR57FF)	50,176 ワード (WR0 ~ WRC3FF)
		特殊	ビット	64 点 (R7C0 ~ R7FF)				
			ワード	512 ワード (WRF000 ~ WRF1FF)				
		CPU リンク		16,384 点 1,024 ワード × 2 ループ (L0 ~ L3FFF/L10000 ~ L13FFF、WL0 ~ WL3FF/WL1000 ~ WL13FF)				
		リモート入出力		-			1,024 点 × 4 親局	
		ビット/ワード共用		16,384 点 1,024 ワード (M0 ~ M3FFF、WM0 ~ WM3FF)				
		タイマカウンタ	点数	512 点 (TD + CU) ただし、TD は 256 点まで			512 点 (TD + CU) ただし、TD は 256 点 2,048 点 (TM)	
	タイマ設定値		0 ~ 65,535、タイムベース 0.01s、0.1s、1s (0.01s は最大 64 点 ²)					
	カウンタ設定値		1 ~ 65,535 回					
	エッジ検出		512 点 (DIF0 ~ DIF511 : 10 進) + 512 点 (DFN0 ~ DFN511 : 10 進)					
	カレンダー・時計機能		未サポート	サポート				
	モデム接続		未サポート	サポート				
	メモリボード		未サポート			サポート		
	RS-422/485(汎用・専用切替え)		未サポート			サポート		
	周辺機器	プログラム方式		命令語、ラダー図				
		周辺装置		プログラミングソフトウェア(LADDER EDITOR DOS 版/Windows®版)・命令語プログラマ・携帯図示プログラマ・図示入力装置				
保守機能	自己診断		PC 異常 (LED 表示) :マイコン異常、ウォッチドッグタイマ異常、メモリ異常、プログラム異常、システム ROM/RAM 異常、スキャンタイム監視、 バッテリー電圧低下検出 ほか					

EHシリーズ使用可能モジュール一覧表

機種	形式	EH-CPU104A	EH-CPU208A	EH-CPU316A	EH-CPU516	EH-CPU548
メモリボード	EH-MEMP	×	×	○	○	○
	EH-MEMD	×	×	○	○	○
入出力コントローラ	EH-IOC/H	○	○	○	○	○
電源モジュール	EH-PSA	○	○	○	○	○
	EH-PSD	○	○	○	○	○
ベース	EH-BS3A	○	○	○	○	○
	EH-BS5A	○	○	○	○	○
	EH-BS8A	○	○	○	○	○
	EH-BS11A	×	×	×	○	○
入力モジュール	EH-XD8	○	○	○	○	○
	EH-XD16	○	○	○	○	○
	EH-XDL16	○	○	○	○	○
	EH-XD32	○	○	○	○	○
	EH-XD32E	○	○	○	○	○
	EH-XDL32E	○	○	○	○	○
	EX-XD64	○	○	○	○	○
	EH-XA16	○	○	○	○	○
	EH-XAH16	○	○	○	○	○
出力モジュール	EH-YR8B	○	○	○	○	○
	EH-YR12	○	○	○	○	○
	EH-YR16	○	○	○	○	○
	EH-YT8	○	○	○	○	○
	EH-YTP8	○	○	○	○	○
	EH-YT16	○	○	○	○	○
	EH-YTP16	○	○	○	○	○
	EH-YTP16S	○	○	○	○	○
	EH-YT32	○	○	○	○	○
	EH-YTP32	○	○	○	○	○
	EH-YT32E	○	○	○	○	○
	EH-YTP32E	○	○	○	○	○
	EH-YT64	○	○	○	○	○
	EH-YTP64	○	○	○	○	○
	EH-YS4	○	○	○	○	○
	EH-YS16	○	○	○	○	○

機種	形式	EH-CPU104A	EH-CPU208A	EH-CPU316A	EH-CPU516	EH-CPU548
アナログ入力モジュール	EH-AX44	○	○	○	○	○
	EH-AX8V	○	○	○	○	○
	EH-AX8H	○	○	○	○	○
	EH-AX8I	○	○	○	○	○
	EH-AX8IO	○	○	○	○	○
アナログ出力モジュール	EH-AY22	○	○	○	○	○
	EH-AY2H	○	○	○	○	○
	EH-AY4V	○	○	○	○	○
	EH-AY4H	○	○	○	○	○
	EH-AY4I	○	○	○	○	○
測温抵抗体モジュール	EH-PT4	○	○	○	○	○
高性能モジュール	EH-CU	○	○	○	○	○
	EH-CUE	○	○	○	○	○
	EH-POS	○	○	○	○	○
	EH-POS4	×	×	○	○	○
	EH-ETH	×	×	○	○	○
	EH-LNK	×	×	○	○	○
	EH-OLNK	×	×	○	○	○
	EH-FLN2	×	×	×	○	○
	EH-RMD	×	×	○	○	○
	EH-RMP	×	×	○	○	○
	EH-IOCD	×	×	○	○	○
	EH-IOCP	×	×	○	○	○
	EH-ID	○	○	○	○	○
	EH-SIO	×	×	×	○	○
	EH-UNW	○	○	○	○	○
	EH-DUM	○	○	○	○	○